

## Auf einen Blick

- Camera Link Board zur Bildaufnahme
- PCIe x4 (quad lane)
- 512 MB RAM



## Technische Daten

### Allgemeine Daten

Hersteller	SiliconSoftware
Herstellerbezeichnung	PCIe-CL microEnable 5 marathon ACL

### Schnittstelle

Bus	PCI Express
Busbreite	PCIe x4 (quad lane)
Datenschnittstelle	Camera Link®
PoCL Support	ja

### Schnittstelle

Anzahl Ports	2
Ports	2x SDR26
Übertragungsrate	Dual BASE, MEDIUM, FULL, 10-taps FULL, DECA (80bit)

### Umgebungsbedingungen

Konformität	CE RoHS
-------------	------------